



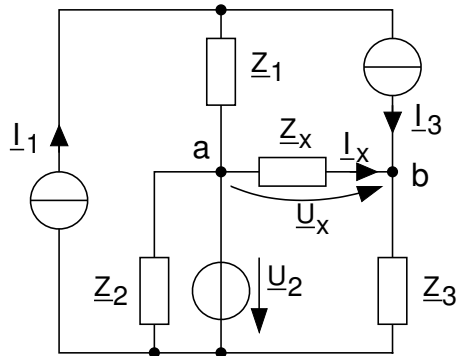
**Aufgabe 1 (11 Punkte): Netzwerkberechnung**

Abbildung 1: Netzwerk zur Berechnung.

Gegeben ist das Netzwerk in Abbildung 1, in dem die Größen  $\underline{I}_x$  und  $\underline{U}_x$  bestimmt werden sollen.

- 1) Ermitteln Sie mit einem Verfahren Ihrer Wahl den Strom  $\underline{I}_x$  durch die Impedanz  $\underline{Z}_x$ .  
Hinweis: Als systematisches Verfahren eignet sich z.B. der Überlagerungssatz.
- 2) Wie groß ist die Spannung  $\underline{U}_x$  zwischen Knoten a und b, wenn die Impedanz  $\underline{Z}_x$  entfernt wird ( $\underline{Z}_x \rightarrow \infty$ )?

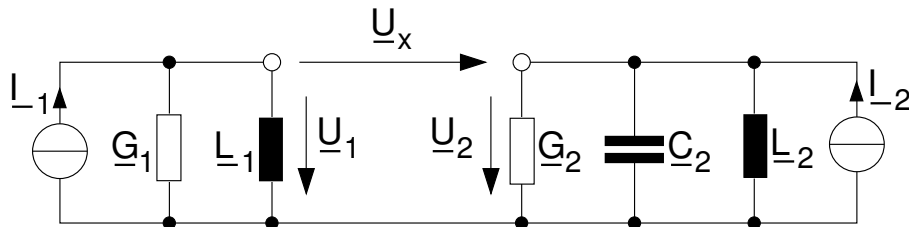
**Aufgabe 2 (13 Punkte): Komplexe Rechnung, Ortskurve**

Abbildung 2: Netzwerk für Ortskurvenbestimmung.

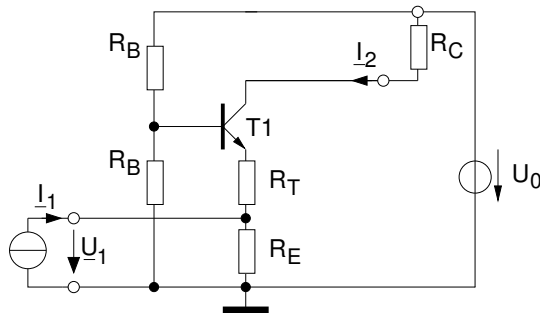
Gegeben ist das Netzwerk in Abbildung 2, dessen Ansteuerung durch die konstanten reellen Phasoren  $\underline{I}_1 = I_1 = const.$ ,  $\underline{I}_2 = I_2 = const.$  dargestellt ist. Die Bauelemente des Netzwerks sind so zu dimensionieren, daß sich bestimmte Eigenschaften der Ortskurve der komplexen Spannung  $\underline{U}_x$  ergeben.

- 1) a) Zeichnen Sie die Ortskurven für  $\underline{U}_1$  und  $\underline{U}_2$ . Tragen Sie die Werte der Ortskurve für  $\omega = \{0, \infty\}$  sowie die Maximalwerte  $max|\underline{U}_1|$  und  $max|\underline{U}_2|$  in die Darstellung ein.
- b) Geben Sie eine Bedingung für die entsprechenden Bauelemente der Schaltung an, unter der  $max|\underline{U}_1| = 2 \cdot max|\underline{U}_2|$  gilt.

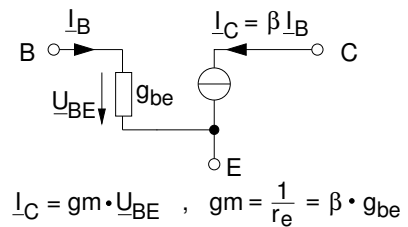
Es gilt im Folgenden  $I_1 = I_2$ ,  $G_1 = G_2$  und  $L_1 = L_2$ .

- 2) Wie müssen die Bauelemente der Schaltung dimensioniert werden (Formel!), damit bei einer beliebig wählbaren Frequenz  $0 < \omega_x < \infty$  die Spannung  $\underline{U}_x$  den größtmöglichen Betrag und keinen Realteil besitzt, d.h. es soll gelten  $|\underline{U}_x(\omega_x)| \geq |\underline{U}_x(\omega)|$ ,  $0 \leq \omega \leq \infty$  und  $\Re\{\underline{U}_x(\omega_x)\} = 0$ .

**Aufgabe 3 (14 Punkte): Schaltungsdimensionierung und -berechnung**



Kleinsignal-Ersatzschaltbild von T1



Gegeben ist die links gezeigte Verstärkerschaltung mit der Wechselstromquelle  $\underline{I}_1$  für das Eingangssignal. Die rechte Seite zeigt das Kleinsignalmodell des Transistors T1.

**Arbeitspunkt-Berechnung**

- 1) Bestimmen Sie unter der Annahme, daß die Basis-Emitter-Spannung im Arbeitspunkt  $U_{BE} = U_{BE0}$  bekannt ist und der Basisstrom von T1 vernachlässigt werden kann, den Kollektorstrom des Transistors im Arbeitspunkt (Formel). Wie groß ist die Steilheit  $g_m$  des Transistors?
- 2) Geben Sie das maximale und das minimale Kollektorpotential an, für das sich der Transistor im normal aktiven Bereich befindet. Dimensionieren Sie den Lastwiderstand  $R_C$  so, dass das Kollektorpotential im Arbeitspunkt genau in der Mitte dieses Bereiches liegt.

**Kleinsignal-Wechselstromberechnung**

- 3) Zeichnen Sie das Wechselstrom-Ersatzschaltbild der Schaltung. Um welche Transistor-Grundschialtung handelt es sich?
- 4) Bestimmen Sie allgemein die Eingangsimpedanz  $\underline{Z}_{ein} = \frac{U_1}{I_1}$  der Schaltung unter Berücksichtigung des Basisstroms. Sie können mit den Näherungen des Transformationszweitor (T-Operator) -Ersatzschaltbildes rechnen.
- 5) Die Eingangsimpedanz  $\underline{Z}_{ein}$  nach Punkt 4) soll sich bei einer Schwankung  $1 \leq \beta \leq \infty$  maximal um 20% gegenüber dem Fall  $\beta = \infty$  ändern. Geben Sie die dazu notwendige Dimensionierungsvorschrift an.
- 6) a) Wie groß ist für  $\beta \rightarrow \infty$  die Wechselstromverstärkung  $\underline{v}_i = \frac{I_2}{I_1}$  der Schaltung?  
 b) Wie muß der Arbeitspunktstrom von T1 für möglichst große Verstärkung  $|\underline{v}_i|$  verändert werden (Begründung!)?

**Aufgabe 4 (15 Punkte): Rückkopplung, Zweitor**

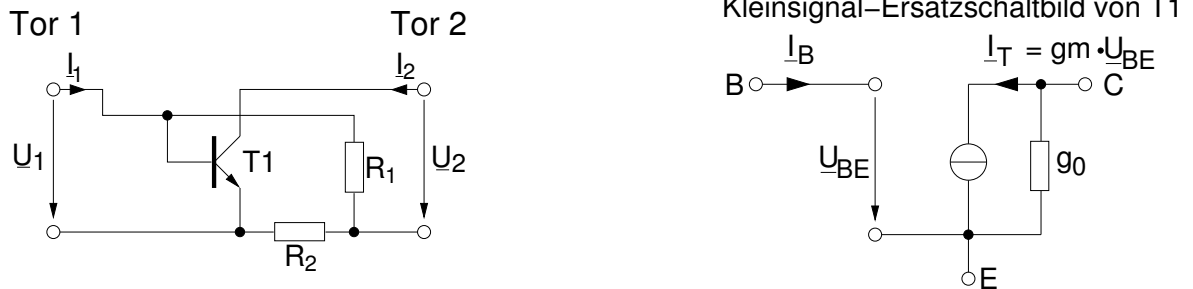


Abbildung 4: Wechselstromersatzschaltbild einer rückgekoppelten Transistorschaltung.

Gegeben ist das Wechselstromersatzschaltbild einer rückgekoppelten Transistorschaltung in Abbildung 4 links. Der Eingang der Schaltung befindet sich an Tor 1, der Ausgang an Tor 2. Die rechte Seite zeigt das Kleinsignalersatzschaltbild des Transistors T1.

- 1) Formen Sie das Wechselstromersatzschaltbild für eine Berechnung mit einem Haupt- und einem Rückkopplungszweitor um. Ordnen Sie dazu den Transistor T1 dem Hauptzweitor und die restlichen Bauelemente dem Rückkopplungszweitor zu.
- 2) Um welche Art der Rückkopplung handelt es sich? Wählen Sie eine für die Art der Rückkopplung geeignete Matrizendarstellung aus und geben Sie allgemein das entsprechende Matrixgleichungssystem an. Begründen Sie Ihre Wahl indem Sie jeweils für Tor 1 und 2 angeben, welche Torgröße (Strom bzw. Spannung) der Gesamtmatrix sich aus der Summe der Torgrößen der beiden Einzelmatrizen zusammensetzt.
- 3) Bestimmen Sie die Elemente der Matrix des Haupt- und des Rückkopplungszweitors, sowie die Elemente der daraus resultierenden Matrix der Gesamtschaltung. Für den Transistor gilt die Kleinsignal-Ersatzschaltung auf der rechten Seite.
- 4) Die Schaltung kann entweder mit einer idealen Stromquelle oder mit einer idealen Spannungsquelle angesteuert werden. Welchen Einfluss hat die Ansteuerung auf die Rückkopplung? Welche der beiden Varianten müssen sie wählen um eine optimale Rückkopplung zu erreichen?
- 5) Bestimmen Sie die Ausgangsimpedanz  $Z_{aus} = \frac{U_2}{I_2} |_{I_1=0}$  und erläutern Sie anhand des Ergebnisses welchen Einfluß die Rückkopplung auf die Ausgangsimpedanz besitzt.  
Hinweis: Für die Wahl  $R_2 = 0$  ist keine Rückkopplung vorhanden.

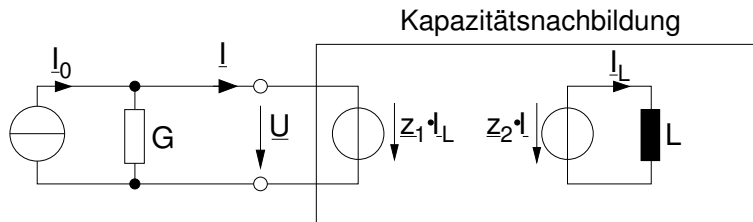
**Aufgabe 5 (11 Punkte): Stabilität, Netzwerktheorie**

Abbildung 5: Kleinsignalersatzschaltbild einer elektronischen Kapazitätsnachbildung.

Gegeben ist in Abbildung 5 eine allgemeine Stromquelle  $I_0(s)$  und dem Innenleitwert  $G$ , welche die elektronische Nachbildung einer Kapazität ansteuert.

- 1) Bestimmen Sie die Eingangsimpedanz  $Z_{ein} = \frac{U}{I}$  der Nachbildung und geben Sie die Kapazität  $C$  der Nachbildung in Abhängigkeit der Schaltungselemente an.
- 2) Analysieren Sie die Stabilität der Gesamtschaltung für den Fall

$$z_1 = z_{01} = \text{const.} \in \mathbf{R} > 0; \quad z_2 = \frac{z_{02}}{1 + \frac{j\omega}{\omega_2}}; \quad \{z_{02}, \omega_2\} \in \mathbf{R} > 0 \quad (1)$$

anhand einer Wirkungsfunktion des Netzwerkes (Lage der Pole).

- 3) Die ansteuernde Quelle erzeugt im Zeitbereich eine Diracimpuls-förmige Anregung  $i_0(t) = \delta(t)$ . Geben Sie den zugehörigen Strom  $i(t)$  durch die Quelle an.

Hinweis: Zur inversen Laplace-Transformation gebrochen rationaler Funktionen eignet sich der Heavisidesche Entwicklungssatz.

**Aufgabe 6 (16 Punkte): Gleichtakt-, Gegentaktzerlegung**

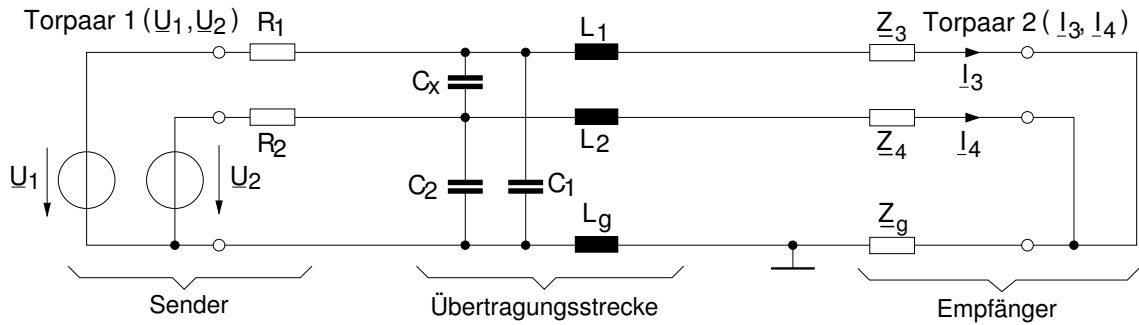


Abbildung 6: Einfache Ersatzschaltung für eine USB-Schnittstelle.

Abbildung 6 zeigt das Ersatzschaltbild einer differentiell betriebenen USB-Schnittstelle, bestehend aus Senderausgang, Übertragungsstrecke und Empfängereingang. Für die Ansteuerung gilt  $\underline{U}_2 = -\underline{U}_1(1 - \alpha)$  mit dem Nichtidealitätsfaktor  $|\alpha| \leq 1$ .

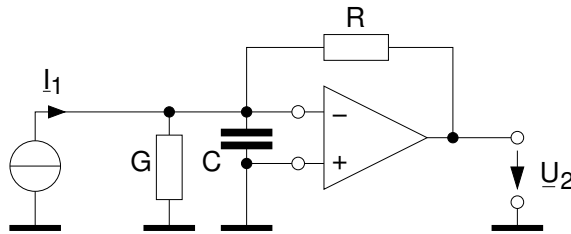
- 1) Zerlegen Sie die Ansteuerung mit  $\underline{U}_1$ ,  $\underline{U}_2$  in eine äquivalente Gleich- und Gegentaktansteuerung, die den Nichtidealitätsfaktor  $\alpha$  berücksichtigt.
- 2) Geben Sie alle allgemeinen Bedingungen für die Elemente  $R$ ,  $L$ ,  $C$ ,  $Z$  der Schaltung an, die notwendig sind, damit die Induktivität  $L_g$  in der Symmetrielinie des Netzwerks von Torpaar 1 nach Torpaar 2 liegt.
- 3) Zeichnen Sie zur jeweiligen Ansteuerung die einphasigen Gleich- und Gegentaktersatzschaltbilder des symmetrischen Netzwerks.

Im Folgenden gilt:

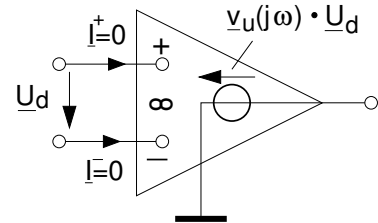
$$\underline{R}_1 = \underline{R}_2 = \underline{Z}_3 = \underline{Z}_4 = 2\underline{Z}_g = R, \quad \underline{C}_1 = \underline{C}_2 = 2\underline{C}_x = C, \quad \underline{L}_1 = \underline{L}_2 = 2\underline{L}_g = L.$$

- 4) Berechnen Sie die Empfangssignale  $\underline{I}_3$  und  $\underline{I}_4$  an den beiden Toren des Empfängers in Abhängigkeit von  $\underline{U}_1$  und  $\alpha$ .
- 5) Im USB-Empfänger wird die Differenzspannung  $\underline{I}_x = \underline{I}_3 - \underline{I}_4$  als Empfangssignal ausgewertet. Bestimmen Sie  $\underline{I}_x$  und zeigen Sie (Formel!) daß  $\underline{I}_x$  unempfindlich gegenüber der Rückleiterinduktivität  $L_g$  ist.

**Aufgabe 7 (15 Punkte): Operationsverstärker, Bode-Diagramm.**



Modell des Operationsverstärkers



Gegeben ist die links gezeigte Operationsverstärkerschaltung mit einem Kondensator  $C$  zur Frequenzgangkompensation. Das Modell des Operationsverstärkers, der eine frequenzabhängige Verstärkung  $v_u(j\omega)$  aufweist, ist auf der rechten Seite dargestellt.

- 1) a) Bestimmen Sie allgemein den Frequenzgang  $\underline{F}(j\omega) = \frac{U_2(j\omega)}{I_1(j\omega)}$  der Schaltung.
- b) Welchen Wert nimmt  $\underline{F}(j\omega)$  für den Sonderfall  $|v_u(j\omega)| \rightarrow \infty$  an?
- c) Stellen Sie den Frequenzgang in der Form  $\underline{F}(j\omega) = \frac{\underline{F}_a}{1 + \underline{F}_a \underline{F}_2}$  dar und geben Sie  $\underline{F}_a$ ,  $\underline{F}_2$  und die Schleifenverstärkung an.

Für den Operationsverstärker gilt im Folgenden  $\underline{v}_u(j\omega) = \frac{v_0}{(1 + \frac{j\omega}{\omega_0})(1 + \frac{j\omega}{1000 \omega_0})(1 + \frac{j\omega}{10000 \omega_0})}$ .

Falls Sie Aufgabenpunkt c) nicht lösen konnten, verwenden Sie im Folgenden  $\underline{F}_2 = a = const. \in \mathbf{R} < 0$  und  $\underline{F}_a = \frac{-v_u(j\omega)}{\frac{1}{R^*} + j\omega C}$ .

- 2) a) Zeichnen Sie Betrag und Phase von  $\underline{F}_a$  für den unkompensierten Fall  $C = 0$  in das Bode-Diagramm auf der nächsten Seite ein. Markieren und geben Sie den entsprechenden Wert für  $\underline{F}_a(\omega \rightarrow 0)$  an der Betragsachse an.

- b) Ermitteln Sie anhand des Verlaufs von  $\underline{F}_a$  im Bode-Diagramm unter 2a) die kleinste Verstärkung  $|\frac{1}{\underline{F}_2}|$ , die möglich ist, bevor eine Phasenreserve von  $45^\circ$  unterschritten wird. Tragen Sie den entsprechenden Verlauf von  $|\frac{1}{\underline{F}_2}|$  in das Bode-Diagramm ein.

Hinweis: Es gilt in der logarithmischen Darstellung für die Schleifenverstärkung  $|F_0|_{dB} = |F_a|_{dB} - |\frac{1}{\underline{F}_2}|_{dB}$

- 3) Es soll eine Verstärkung  $|\frac{1}{\underline{F}_2}| = 1 \Omega$  realisiert werden. Welchen Wert muß die Kompensationskapazität  $C$  besitzen, damit die Phasenreserve bei dieser Verstärkung noch  $45^\circ$  beträgt?



Bode-Diagramm Vorlage

